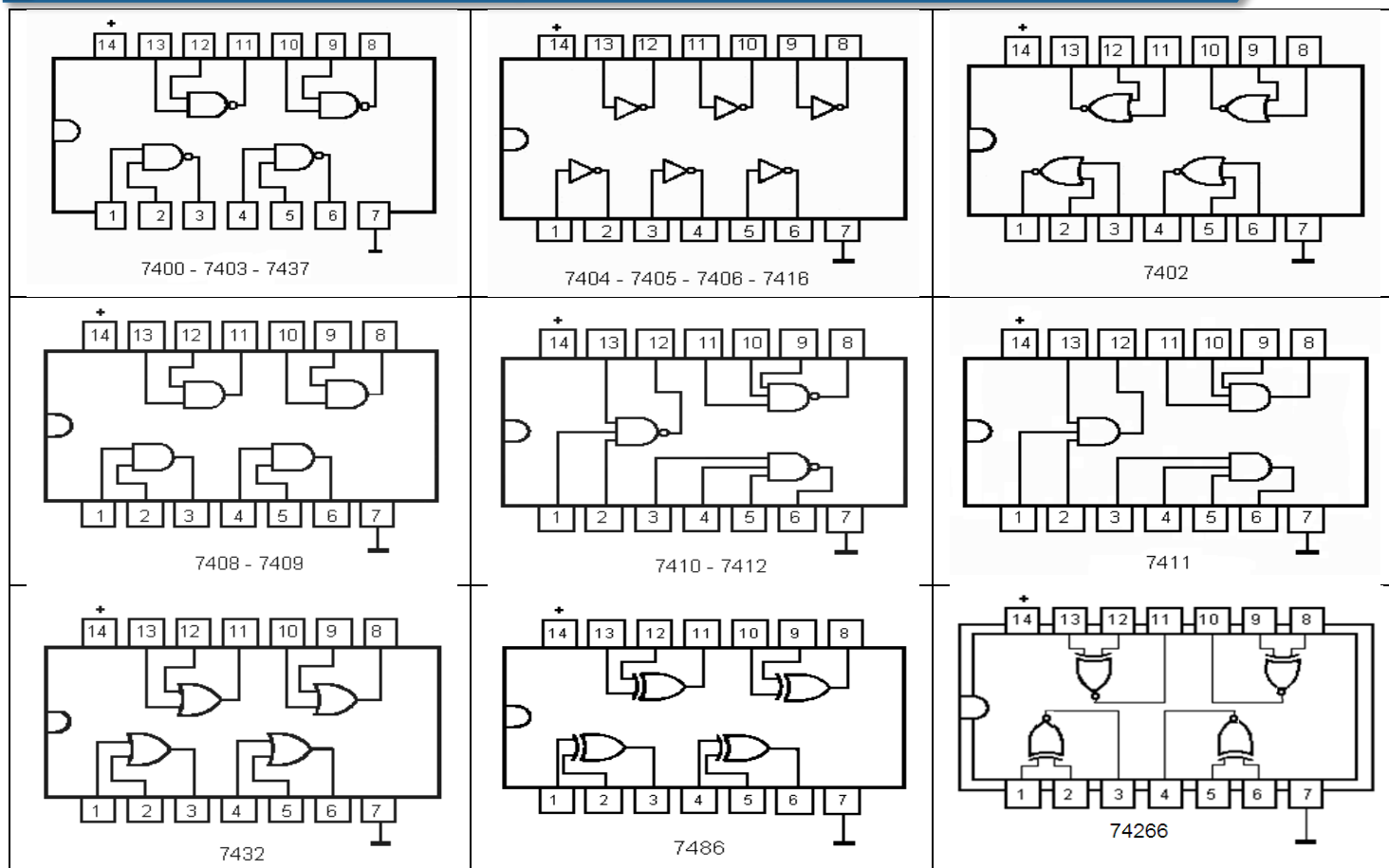


## 1 BROCHAGE DES CIRCUITS LOGIQUES : FAMILLE TTL



## 2 BROCHAGE DES CIRCUITS LOGIQUES : FAMILLE CMOS

